

# 2024 研究所標準元件數位電路設計 B 組 與大學標準元件數位電路設計 E 組

## Testbench 檔案內容調整說明

1. Test bench 第 276 行：`idx=j*TH+i`; 需修改為 `idx=j*TW+i`;

`idx` 指標：每多一行需乘以行的寬度，而非列的寬度

test bench 修改前：

```
275         for (i=0;i<TW;i=i+1) begin
276             idx=j*TH+i;
277             pv=u_Bicubic.u_ResultSRAM.mem[idx];
```

test bench 修改後：

```
275         for (i=0;i<TW;i=i+1) begin
276             idx=j*TW+i;
277             pv=u_Bicubic.u_ResultSRAM.mem[idx];
```

2. Testbench 第 131 行，需修改 `golden2 index`

修改前

```
130         else begin
131             freturn = $sscanf(line,"%d",golden2[i][j]);
132         end
```

修改後

```
130         else begin
131             freturn = $sscanf(line,"%d",golden2[i][j-pTW[i]*pTH[i]]);
132         end
```

3. 提供修改後的檔案名稱為 `cell-based_renew.tar`，請同學使用網頁  
<https://icc.tsri.narl.org.tw/ICC2024/> 抓取，或是利用 `ftp` 取回，`ftp` 網址如下：

新竹半導體中心：[iccfps.tsri.org.tw](http://iccfps.tsri.org.tw) (140.126.24.18)

EDA Cloud：請參照登入後，開啟終端機介面後的文字提醒

4. `cell-based_renew.tar` 資料調整後的項目如下：

- (1) `tb2.sv`：修改後的 test bench
- (2) `vcs2.cmd`：修改後的 vcs 模擬指令
- (3) `vsim2.cmd`：修改後的 vsim 模擬指令
- (4) `xrun2.cmd`：修改後的 xrun 模擬指令